

データ・シート

RENESAS

シリコン・トランジスタ
Silicon Transistor

2SD1615, 1615A

NPN エピタキシャル形シリコン・トランジスタ 低周波電力増幅用

2SD1615, 1615AはハイブリッドIC用の小形外形であり、コレクタ飽和電圧が低く、かつ高耐圧のため、リレー、ランプ等の各種ドライブ、および電源用として最適です。

特　徴

- 小形外形でありハイブリッドICとして最適です。
- コレクタ飽和電圧が低い。
- V_{CE(sat)} = 0.15 V TYP. (I_C = 1.0 A, I_B = 50 mA)
- 2SB1115, 1115Aとコンプリメンタリです。

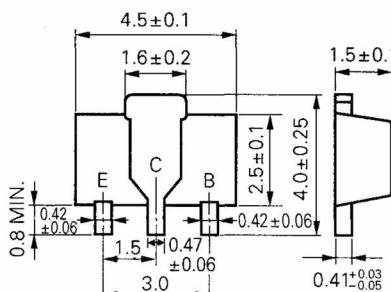
絶対最大定格 (T_A = 25 °C)

項目	略号	定　格		単位
		2SD1615	2SD1615A	
コレクタ・ベース間電圧	V _{CBO}	60	120	V
コレクタ・エミッタ間電圧	V _{CEO}	50	60	V
エミッタ・ベース間電圧	V _{EBO}	6.0		V
コレクタ電流(直流)	I _{C(DC)}	1.0		A
コレクタ電流(パルス)	I _{C(pulse)} *	2.0		A
全損失	P _T **	2.0		W
ジャンクション温度	T _J	150		°C
保存温度	T _{stg}	−55～+150		°C

* PW≤10 ms, Duty Cycle≤50 %

** 16 cm²×0.7 mmのセラミック基板使用時

外形図 (単位 : mm)



電極接続

E : Emitter
C : Collector
B : Base

電気的特性 (T_A = 25 °C)

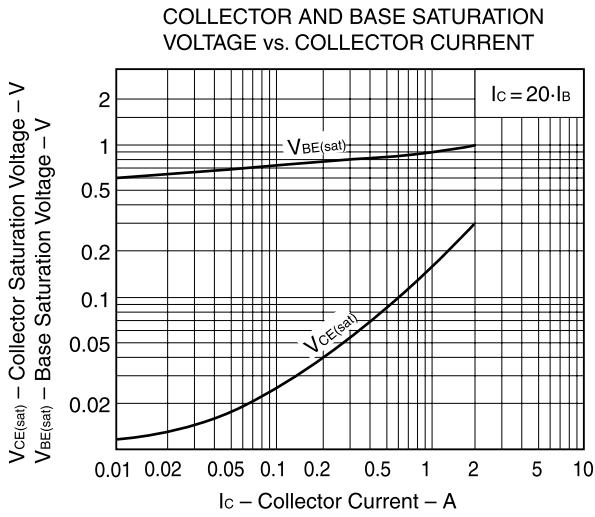
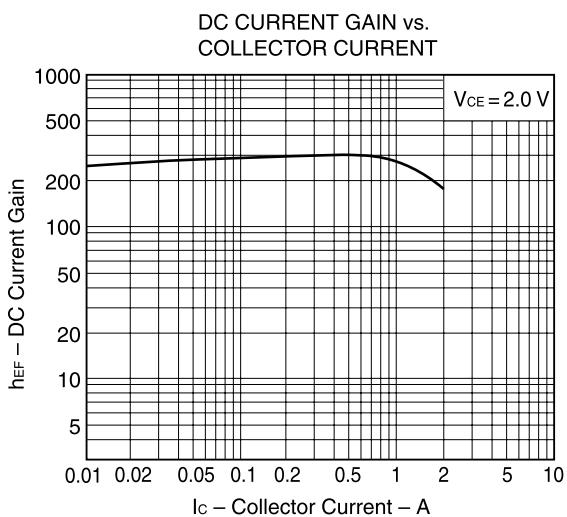
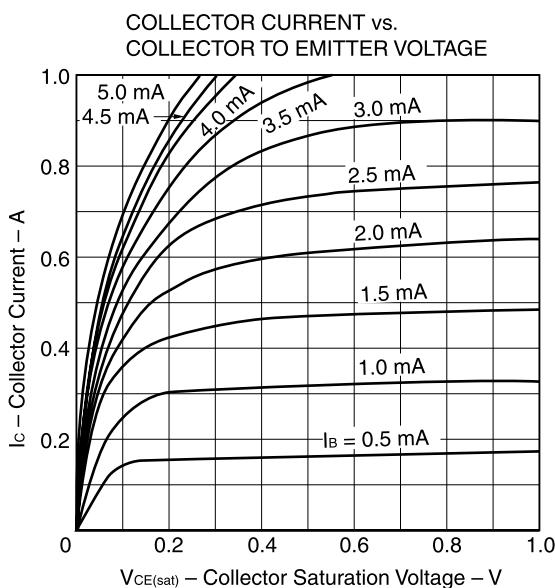
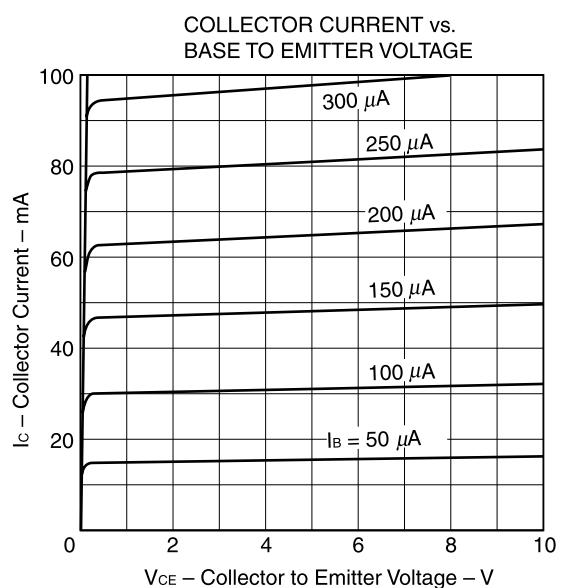
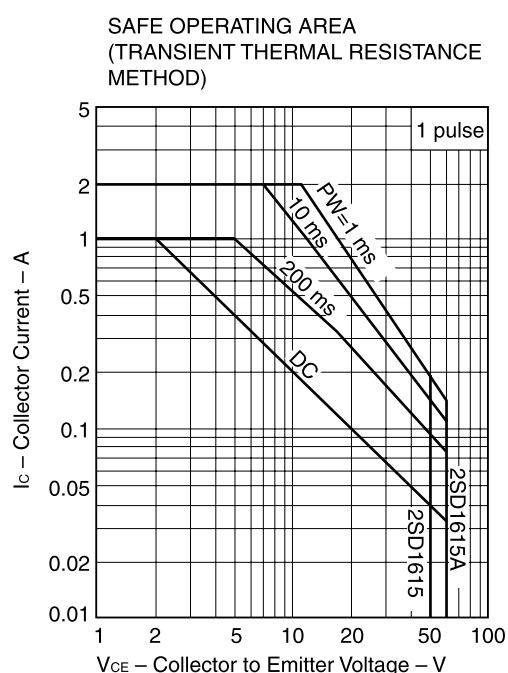
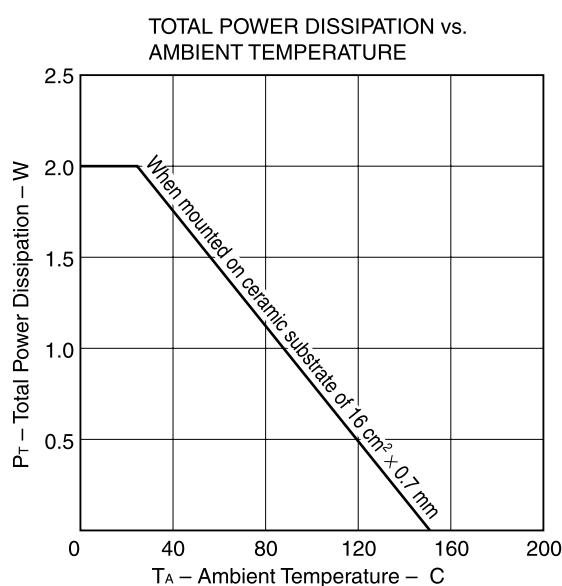
項目	略号	条　件		MIN.	TYP.	MAX.	単位
コレクタしゃ断電流	I _{CBO}	2SD1615	V _{CB} = 60 V, I _E = 0			100	nA
		2SD1615A	V _{CE} = 120 V, I _E = 0				
エミッタしゃ断電流	I _{EBO}	V _{EB} = 6.0 V, I _C = 0				100	nA
直流電流増幅率	h _{FE1} ***	2SD1615	V _{CE} = 2.0 V, I _C = 100 mA	135	290	600	
		2SD1615A		135		400	
直流電流増幅率	h _{FE2} ***	V _{CE} = 2.0 V, I _C = 1.0 A		81	270		
直流ベース電圧	V _{BE} ***	V _{CE} = 2.0 V, I _C = 50 mA		600		700	mV
コレクタ飽和電圧	V _{CE(sat)} ***	I _C = 1.0 A, I _B = 50 mA			0.15	0.3	V
ベース飽和電圧	V _{BE(sat)} ***	I _C = 1.0 A, I _B = 50 mA			0.9	1.2	V
コレクタ容量	C _{ob}	V _{CB} = 10 V, I _E = 0, f = 1.0 MHz			19		pF
利得帯域幅積	f _T	V _{CE} = 2.0 V, I _C = 100 mA		80	160		MHz

*** パルス測定 PW≤350 μs, Duty Cycle≤2 %/Pulsed

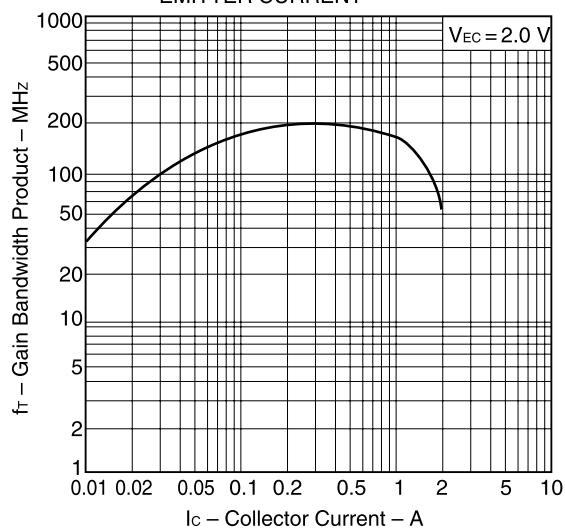
h_{FE}規格区分

捺印	2SD1615	GM	GL	GK
	2SD1615A	GQ	GP	
h _{FE1}	135～270	200～400	300～600	

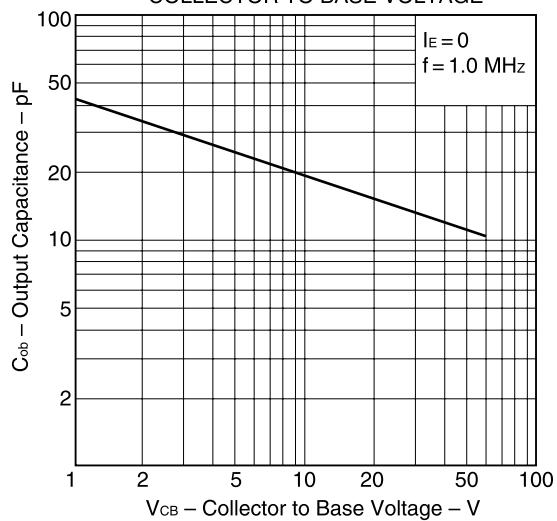
本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

特性曲線 ($T_A = 25^\circ\text{C}$)

GAIN BANDWIDTH PRODUCT vs.
EMITTER CURRENT



OUTPUT CAPACITANCE vs.
COLLECTOR TO BASE VOLTAGE



SWITCHING TIME vs.
COLLECTOR CURRENT

