

OPA2354AIDDAR

250 MHz、レール・ツー・レール入出力、CMOSデュアル・オペアンプ

Architecture FET / CMOS Input, Voltage FB

Number of channels (#) 2

Total supply voltage (Min) (+5V=5, +/-5V=10) 2.5

Total supply voltage (Max) (+5V=5, +/-5V=10) 5.5

GBW (Typ) (MHz) 100

BW @ Acl (MHz) 250

Acl, min spec gain (V/V) 1

Slew rate (Typ) (V/us) 150

Vn at flatband (Typ) (nV/rtHz) 6.5

Vn at 1 kHz (Typ) (nV/rtHz) 6.5

Iq per channel (Typ) (mA) 4.9

Vos (offset voltage @ 25 C) (Max) (mV) 8

Rail-to-rail In, Out

Features EMI Hardened

Rating Catalog

Operating temperature range (C) -40 to 125

CMRR (Typ) (dB) 80

Input bias current (Max) (pA) 50

Offset drift (Typ) (uV/C) 4

Output current (Typ) (mA) 100

2nd harmonic (dBc) 75

3rd harmonic (dBc) 83

@ MHz 1

特長

ユニティ・ゲイン帯域幅: 250MHz

広い帯域幅: 100MHz GBW

高いスルー・レート: 150V/ μ s

低ノイズ: 6.5nV/ $\sqrt{\text{Hz}}$

レール・ツー・レールI/O

高い出力電流: 100mA超

非常に優れたビデオ性能

差動ゲイン: 0.02%、差動位相: 0.09°

0.1dBのゲイン・フラットネス(40MHz)

低い入力バイアス電流: 3pA

静止電流: 4.9mA

サーマル・シャットダウン

電源電圧範囲: 2.5V~5.5V

MicroSIZEおよび PowerPAD™搭載のパッケージ

■Ti社の意向により、データシートの掲載を終了いたしました。

■TI社のWebサイトを参照する様にお願いいたします。