

# 一般積層セラミックチップコンデンサ Cシリーズ

## 特長

- セラミック誘電体層の薄層化と多層積層技術の進歩により、大きな静電容量が得られます。
- 完全なモノリシック構造のため、機械的強度に優れ高い信頼性を有しています。
- 寸法精度に優れ、自動装着時に確かなハンドリングができます。
- セラミックと金属のみで構成されていますので、高温、低温環境下でも劣化がほとんどなく、極めて安定しています。
- 浮遊容量が少なく、理論値に近い回路設計が可能です。
- 残留インダクタンスが小さく、周波数特性が良好です。
- 電解コンデンサ領域まで静電容量値を取得しているため、長寿命で、高信頼性設計電源に最適です。
- ESRが低く周波数特性がよいので、高周波、高密度タイプの電源に最適です。

## 品名の呼称法

C 0603 CH 1H 100 D □  
(1) (2) (3) (4) (5) (6) (7)

### (1) シリーズ名

### (2) 寸法 L×W

0603	0.6×0.3mm
1005	1.0×0.5mm
1608	1.6×0.8mm
2012	2.0×1.25mm
3216	3.2×1.6mm
3225	3.2×2.5mm
4532	4.5×3.2mm
5750	5.7×5.0mm

### (3) 静電容量温度特性

#### 種類 1 (温度補償用)

温度特性	温度係数	温度範囲
CH	0±60ppm/°C	-25 ~ +85°C
C0G	0±30ppm/°C	-55 ~ +125°C
SL	+350 ~ -1000ppm/°C	+20 ~ +85°C

#### 種類 2 (高誘電率系)

温度特性	容量変化率	温度範囲
B(JB*)	±10%	-25 ~ +85°C
F(JF*)	+30, -80%	-25 ~ +85°C
X7R	±15%	-55 ~ +125°C
X5R	±15%	-55 ~ +85°C
Y5V	+22, -82%	-30 ~ +85°C

\* JB(JIS: BJ)、JF(JIS: FJ)

### (4) 定格電圧 E<sub>dc</sub>

0J	6.3V
1A	10V
1C	16V
1E	25V
1H	50V

### (5) 公称静電容量

pF (ピコファラド) の単位を用い、3桁で表示します。

最初の2桁：有効数字

最後の1桁：有効数字の後に続く零の数

小数点を含む場合は、Rを用いて表します。

010	1pF
100	10pF
102	1,000pF
0R5	0.5pF

### (6) 静電容量許容差

記号	許容差	適用容量範囲
C	±0.25pF	10pF以下
D	±0.5pF	
J	±5%	10pFを超えるもの
K	±10%	
M	±20%	
Z	+80, -20%	

### (7) 包装形態

T	テーピング(リール)
B	バルク