

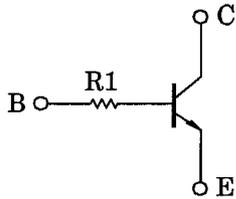
東芝トランジスタ シリコン NPN エピタキシャル形 (PCT 方式) (バイアス抵抗内蔵)

RN1410,RN1411

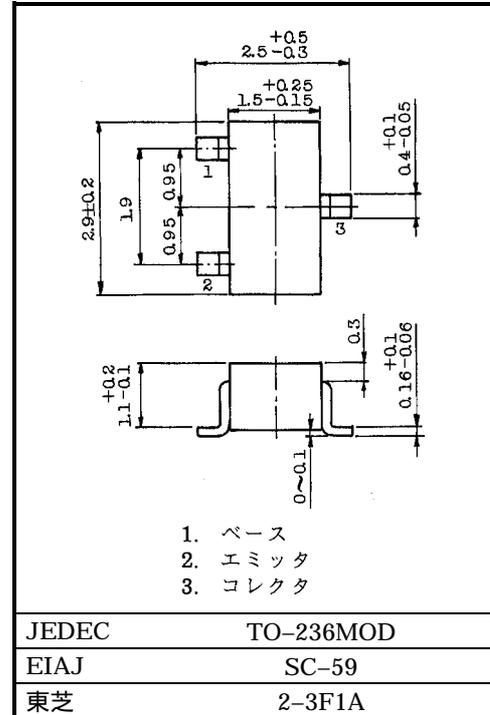
スイッチング用
インバータ回路用
インタフェース回路用
ドライバ回路用

- バイアス抵抗がトランジスタに内蔵されているため、部品点数の削減による機器の小型化、組立ての省力化が可能です。
- 多様な回路設計に適するように種々の抵抗値をそろえています。
- RN2410, 2411 とコンプリメンタリになります。

等価回路



単位: mm



最大定格 (Ta = 25°C)

項目	記号	定格	単位
コレクタ・ベース間電圧	V _{CB0}	50	V
コレクタ・エミッタ間電圧	V _{CEO}	50	V
エミッタ・ベース間電圧	V _{EBO}	5	V
コレクタ電流	I _C	100	mA
コレクタ損失	P _C	200	mW
接合温度	T _j	150	°C
保存温度	T _{stg}	- 55 ~ 150	°C

TA1

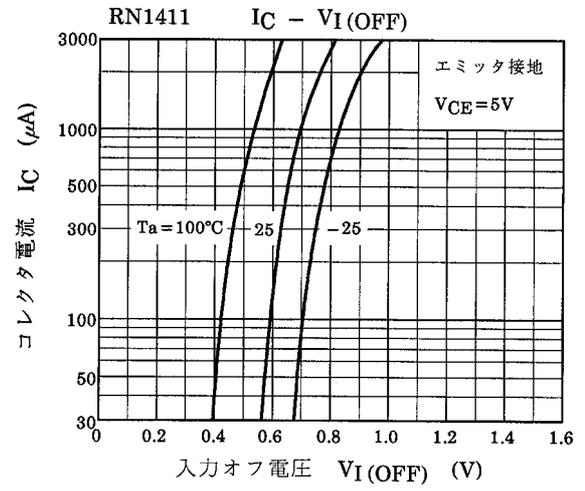
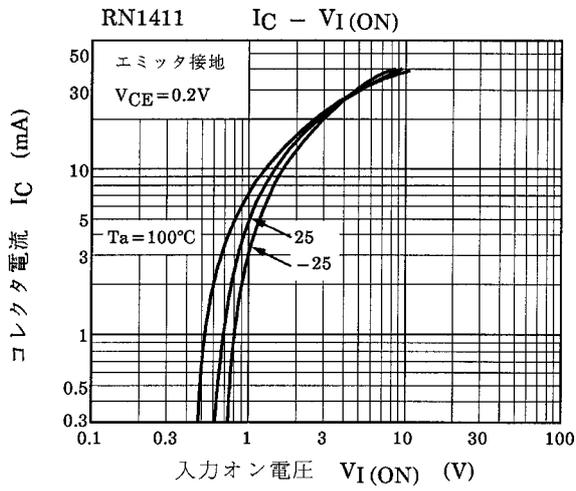
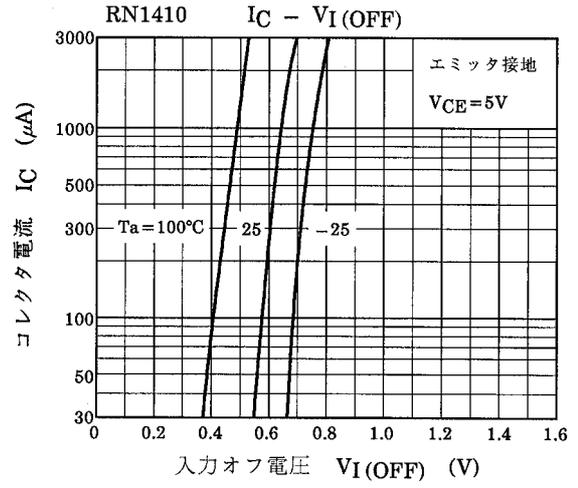
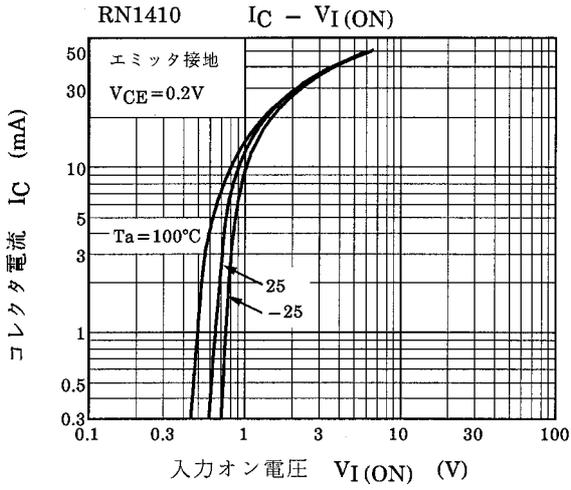
● 当社は品質、信頼性の向上に努めていますが、一般に半導体製品は誤作動したり故障することがあります。当社半導体製品をご使用頂く場合は、半導体製品の誤作動や故障により、他人の生命・身体・財産が侵害されることのないように、購入者側の責任において、装置の安全設計を行うことをお願いします。
なお、設計に際しては、最新の製品仕様をご確認の上、製品保証範囲内でご使用頂くとともに、考慮されるべき注意事項や条件について「東芝半導体製品の取り扱い上のご注意とお願い」、「半導体信頼性ハンドブック」などをご活用ください。

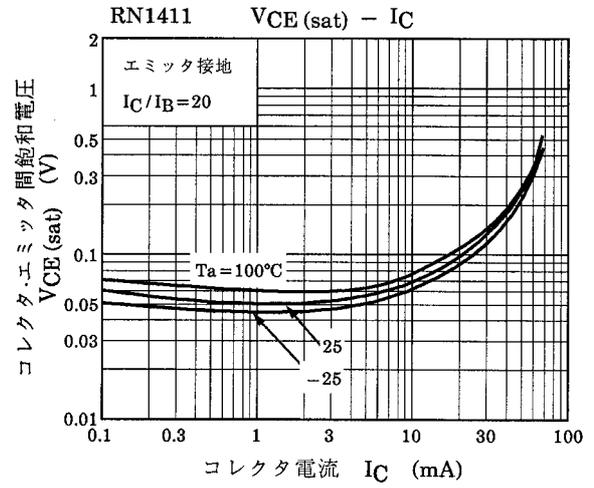
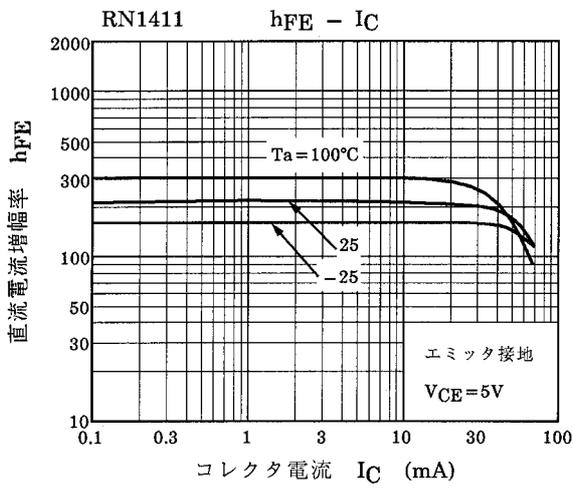
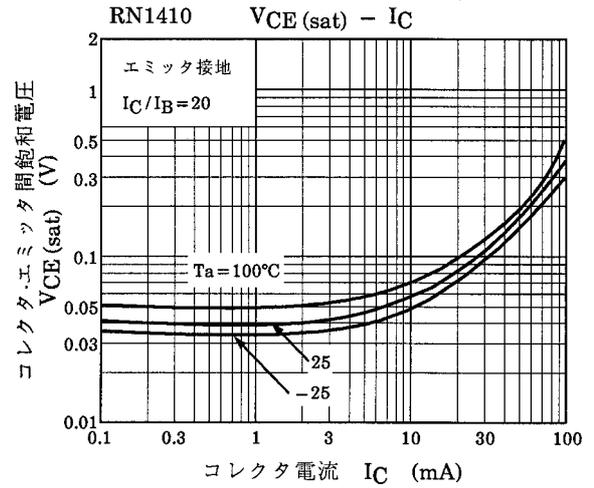
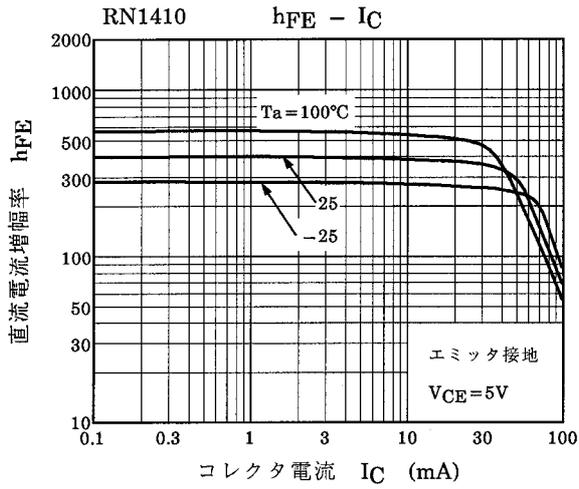
電氣的特性 (Ta = 25°C)

項目	記号	測定条件	最小	標準	最大	単位
コレクタシャ断電流	I_{CBO}	$V_{CB} = 50V, I_E = 0$			100	nA
エミッタシャ断電流	I_{EBO}	$V_{EB} = 5V, I_C = 0$			100	nA
直流電流増幅率	h_{FE}	$V_{CE} = 5V, I_C = 1mA$	120		700	
コレクタ・エミッタ間飽和電圧	$V_{CE(sat)}$	$I_C = 5mA, I_B = 0.25mA$		0.1	0.3	V
トランジション周波数	f_T	$V_{CE} = 10V, I_C = 5mA$		250		MHz
コレクタ出力容量	C_{ob}	$V_{CB} = 10V, I_E = 0, f = 1MHz$		3	6	pF
入力抵抗	RN1410	R1	3.29	4.7	6.11	k
	RN1411		7	10	13	

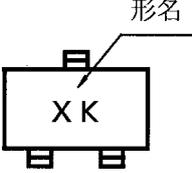
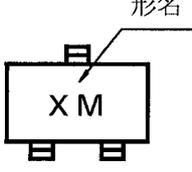
TA1'

- 本資料に掲載されている技術情報は、製品の代表的動作・応用を説明するためのもので、その使用に際して当社および第三者の知的財産権その他の権利に対する保証または実施権の許諾を行うものではありません。
- 本資料の掲載内容は、技術の進歩などにより予告なしに変更されることがあります。





現品表示方法

形名	現品表示
RN1410	 <p>The diagram shows a rectangular component with a small square protrusion on top and two small rectangular protrusions on the bottom. The letters 'X K' are printed inside the rectangle. A line points from the label '形名' to the top protrusion.</p>
RN1411	 <p>The diagram shows a rectangular component with a small square protrusion on top and two small rectangular protrusions on the bottom. The letters 'X M' are printed inside the rectangle. A line points from the label '形名' to the top protrusion.</p>