

超低ノイズ，高速，広帯域 デュアル・オペアンプ

μ PC4570は、汎用の低ノイズ・オペアンプ μ PC258, 4558の高性能版です。 μ PC258, 4558に比較して、入力換算雑音を始めとして、帯域、スルーレートなどの諸特性が大幅に改善されており、またゲイン1倍（全帰還）のオペアンプでも安定に動作することが可能です。

したがって、オーディオ用のプリアンプ、イコライザ、トーン・コントロール、アクティブ・フィルタなどの応用回路に最適です。

また、特殊対応品として、DC項目選別品を用意しています。

なお、シリーズ品として、同等特性でクワッド・タイプの μ PC4574もあります。

特 徴

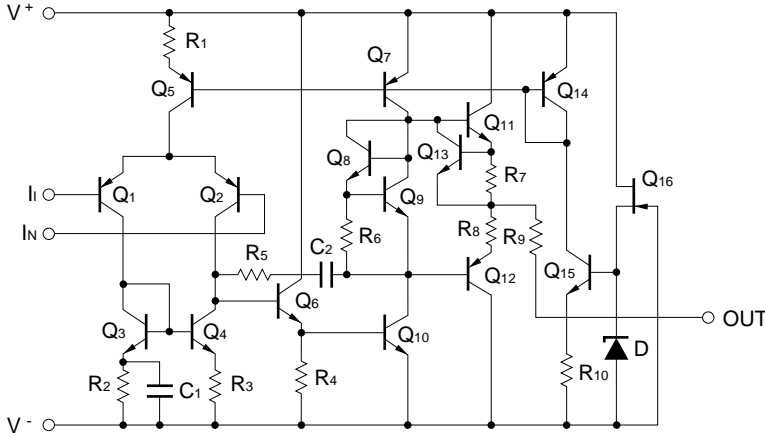
入力換算電圧性ノイズ ($f = 1 \text{ kHz}$)	4.5 nV/ $\sqrt{\text{Hz}}$ (TYP.)	位相補正内蔵
全高調波ひずみ率 ($f = 20 \text{ Hz} \sim 20 \text{ kHz}$)	0.002 % (TYP.)	DIP, SOPは標準のデュアル・オペアンプの端子接続（ピン・コンパチブル）です。
スルーレート	7 V/ μ s (TYP.)	
利得帯域幅積GBW ($f = 100 \text{ kHz}$)	15 MHz (TYP.)	
入力オフセット電圧	$\pm 0.3 \text{ mV}$ (TYP.)	
動作周囲温度	- 20 ~ + 80	

オーダー情報

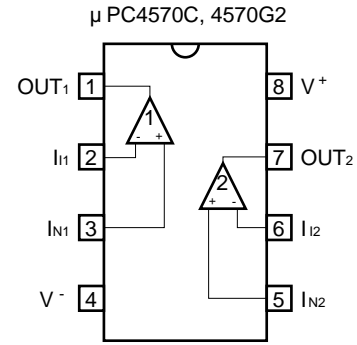
オーダー名称	選別内容	パッケージ
μ PC4570C	一般品	8ピン・プラスチックDIP (7.62 mm (300))
μ PC4570C (5)	DC項目選別品	"
μ PC4570G2	一般品	8ピン・プラスチックSOP (5.72 mm (225))
μ PC4570G2 (5)	DC項目選別品	"

本資料の内容は、予告なく変更することがありますので、最新のものであることをご確認の上ご使用ください。

等価回路図 (1/2回路)



端子接続図 (Marking Side)



絶対最大定格 (TA = 25)

項目	略号	μ PC4570C μ PC4570C(5)	μ PC4570G2 μ PC4570G2(5)	単位
電源電圧 ^{注1}	V ⁺ - V ⁻	- 0.3 ~ + 36		V
差動入力電圧	V _{ID}	± 30		V
入力電圧 ^{注2}	V _I	V ⁻ - 0.3 ~ V ⁺ + 0.3		V
出力印加電圧 ^{注3}	V _O	V ⁻ - 0.3 ~ V ⁺ + 0.3		V
全損失	P _T	350 ^{注4}	440 ^{注5}	mW
出力短絡時間 ^{注6}	t _s	10		s
動作周囲温度	T _A	- 20 ~ + 80		
保存温度	T _{stg}	- 55 ~ + 125		

注1．電源の逆接続は破壊の可能性がありますのでご注意ください。

2．特性劣化や破壊がなく，入力端子に印加可能な入力電圧範囲です。

電源ON/OFF時などの過渡状態も含めて定格を越えないようにご注意ください。

なお，オペアンプとして正常動作する入力電圧は，電気的特性の同相入力電圧範囲内です。

3．特性劣化や破壊がなく，出力端子に外部から印加可能な電圧範囲です。

電源ON/OFF時などの過渡状態も含めて定格を越えないようにご注意ください。

なお，オペアンプとして得られる出力電圧は，電気的特性の最大出力電圧の範囲内です。

4．T_A + 55 での値です。T_A > 55 では - 5.0 mW/ でディレーティングしてください。

5．T_A + 25 での値です。T_A > 25 では - 4.4 mW/ でディレーティングしてください。

6．負荷短絡時の消費電流に注意し，全損失および注4，5のディレーティング以下でご使用ください。

推奨動作条件

項目	略号	MIN.	TYP.	MAX.	単位
電源電圧	V [±]	± 4		± 16	V
出力電流	I _o			± 10	mA
信号源抵抗	R _s			50	k
負荷容量 (A _v = +1のとき)	C _L			100	pF

μ PC4570C, 4570G2

電気的特性 (TA = 25 , V± = ± 15 V)

項 目	略 号	条 件	MIN.	TYP.	MAX.	単 位
入力オフセット電圧	V _{IO}	R _S 50		± 0.3	± 5	mV
入力オフセット電流	I _{IO}			± 10	± 100	nA
入力バイアス電流	I _B	注7		100	400	nA
大振幅電圧利得	A _V	R _L 2 k , V _O = ± 10 V	30000	300000		
回路電流 ^{注8}	I _{CC}			5	8	mA
同相信号除去比	CMR		80	100		dB
電源変動除去比	SVR		80	100		dB
最大出力電圧	V _{OM}	R _L 10 k	± 12	± 13.4		V
最大出力電圧	V _{OM}	R _L 2 k	± 10	± 12.8		V
同相入力電圧範囲	V _{ICM}		± 12	± 14		V
スルーレート	SR	R _L 2 k	5	7		V/μs
利得帯域幅積	GBW	f ₀ = 100 kHz	10	15		MHz
ゼロクロス周波数	f _{unity}	open loop		7		MHz
位相余裕度	unity	open loop		50		度
全高調波ひずみ率	THD	V _O = 3 V _{r.m.s.} , f = 20 Hz ~ 20 kHz (図1)		0.002		%
入力換算雑音電圧	V _n	RIAA (図2)		0.9		μ V _{r.m.s.}
入力換算雑音電圧	V _n	FLAT + JIS A , R _S = 100 (図3)		0.53	0.65	μ V _{r.m.s.}
入力換算電圧性ノイズ	e _n	f ₀ = 10 Hz , R _S = 100		5.5		nV/√Hz
入力換算電圧性ノイズ	e _n	f ₀ = 1 kHz , R _S = 100		4.5		nV/√Hz
入力換算電流性ノイズ	i _n	f ₀ = 1 kHz		0.7		pA/√Hz
チャンネル・セパレーション		f = 20 Hz ~ 20 kHz		120		dB

注7 . 入力バイアス電流の方向は、初段がPNPトランジスタで構成されていますので、ICから流れ出す方向です。

8 . 内部回路に流れる電流です。使用するチャンネルの有無にかかわらずこの電流が流れます。

μ PC4570C (5), 4570G2 (5)

電気的特性 (TA = 25 , V± = ± 15 V)

項 目	略 号	条 件	MIN.	TYP.	MAX.	単 位
入力オフセット電圧	V _{IO}	R _S 50		± 0.3	± 1	mV
入力オフセット電流	I _{IO}			± 10	± 50	nA
入力バイアス電流	I _B	注7		100	200	nA
大振幅電圧利得	A _V	R _L 2 k , V _O = ± 10 V	50000	300000		
回路電流 ^{注8}	I _{CC}			5	7	mA
同相信号除去比	CMR		85	100		dB
電源変動除去比	SVR		85	100		dB
最大出力電圧	V _{OM}	R _L 10 k	± 13	± 13.4		V
最大出力電圧	V _{OM}	R _L 2 k	± 12	± 12.8		V
同相入力電圧範囲	V _{ICM}		± 13.5	± 14		V
スルーレート	SR	R _L 2 k	5	7		V/μs
利得帯域幅積	GBW	f _o = 100 kHz	10	15		MHz
ゼロクロス周波数	f _{unity}	open loop		7		MHz
位相余裕度	unity	open loop		50		度
全高調波ひずみ率	THD	V _O = 3 V _{r.m.s.} , f = 20 Hz ~ 20 kHz (図1)		0.002		%
入力換算雑音電圧	V _n	RIAA (図2)		0.9		μ V _{r.m.s.}
入力換算雑音電圧	V _n	FLAT + JIS A , R _S = 100 (図3)		0.53	0.65	μ V _{r.m.s.}
入力換算電圧性ノイズ	e _n	f _o = 10 Hz , R _S = 100		5.5		nV/√Hz
入力換算電圧性ノイズ	e _n	f _o = 1 kHz , R _S = 100		4.5		nV/√Hz
入力換算電流性ノイズ	i _n	f _o = 1 kHz		0.7		pA/√Hz
チャンネル・セパレーション		f = 20 Hz ~ 20 kHz		120		dB

注7 . 入力バイアス電流の方向は、初段がPNPトランジスタで構成されていますので、ICから流れ出す方向です。

8 . 内部回路に流れる電流です。使用するチャンネルの有無にかかわらずこの電流が流れます。

測定回路

図1 全高調波ひずみ率測定回路

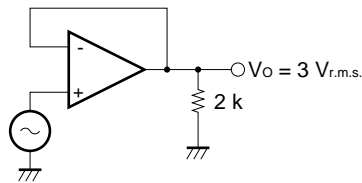


図2 雑音測定回路 (RIAA回路)

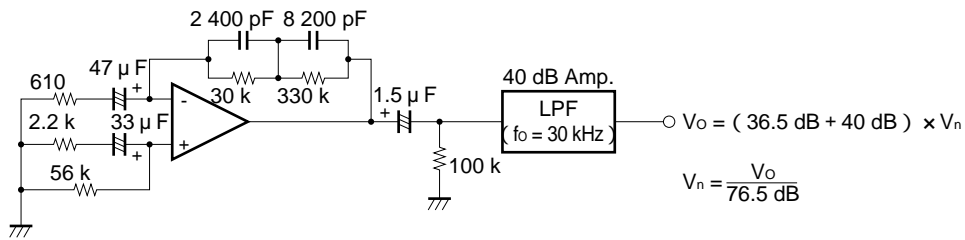
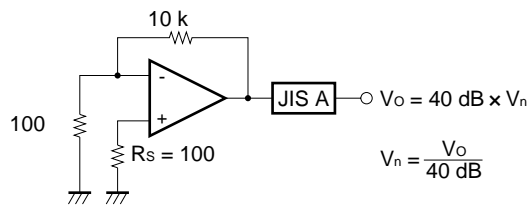
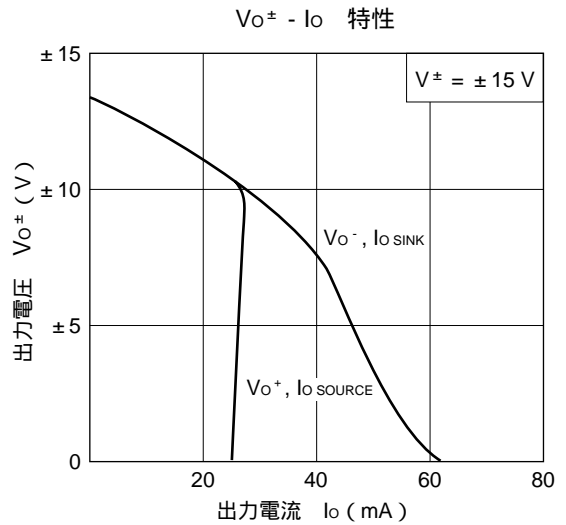
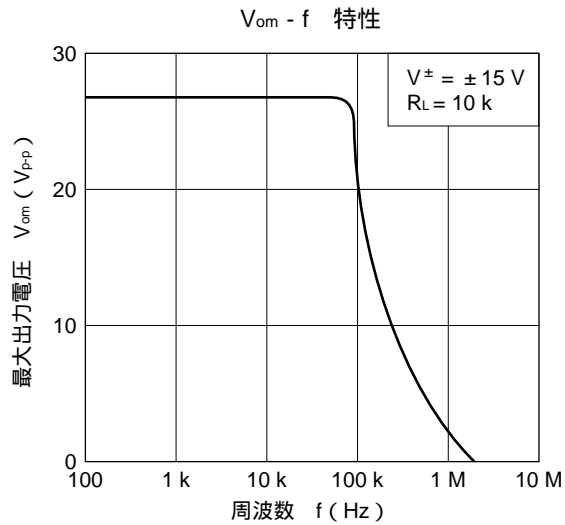
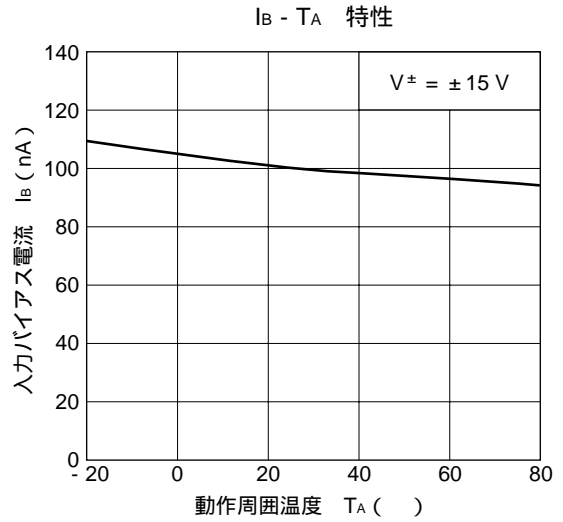
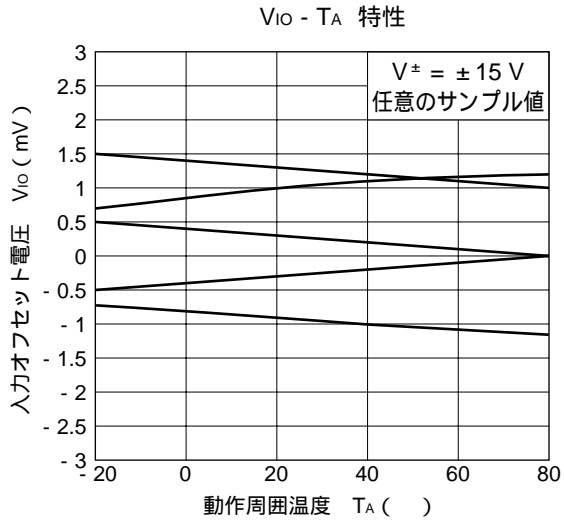
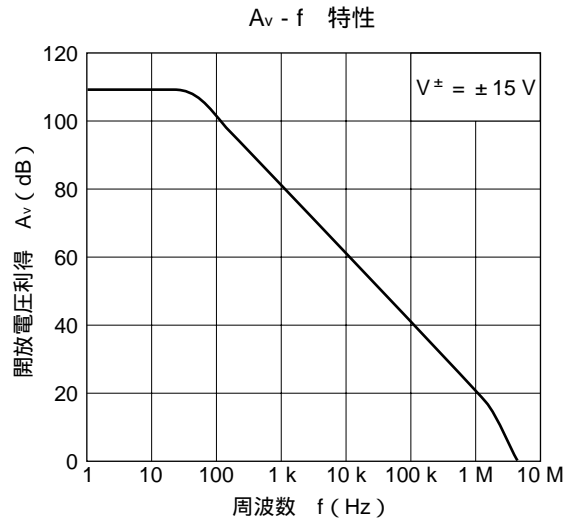
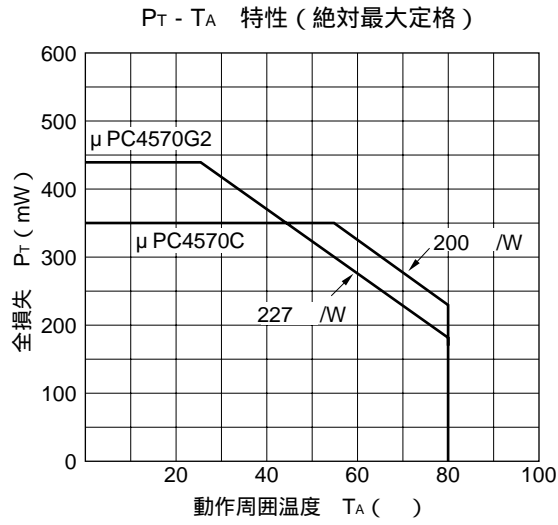


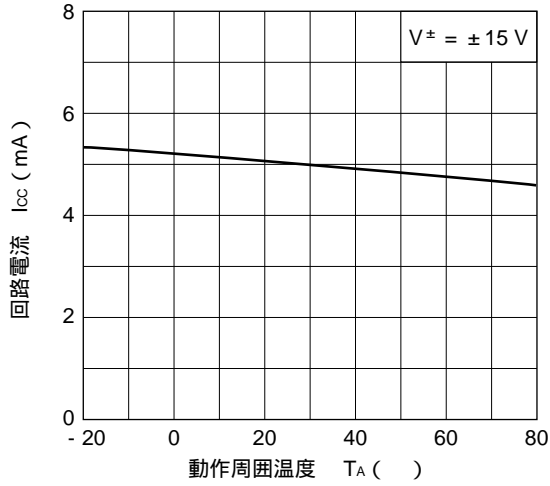
図3 雑音測定回路 (FLAT + JIS A回路)



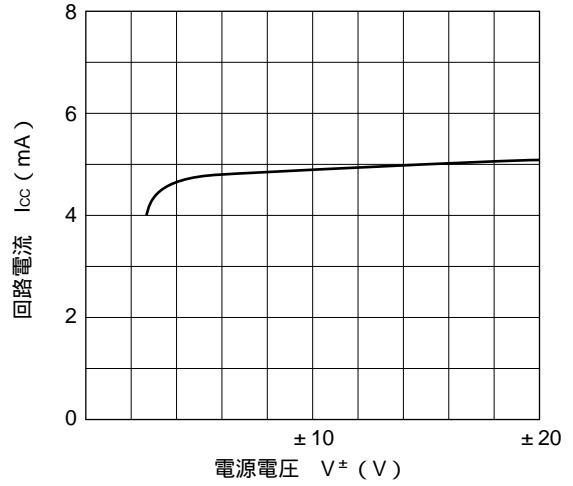
特性曲線 ($T_A = 25^\circ\text{C}$, TYP.) (参考値)



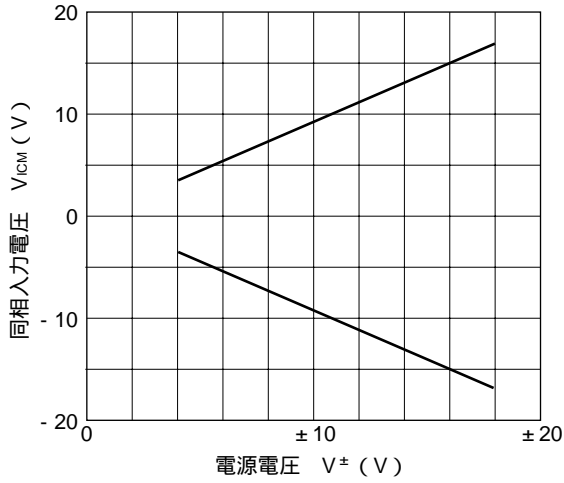
$I_{CC} - T_A$ 特性



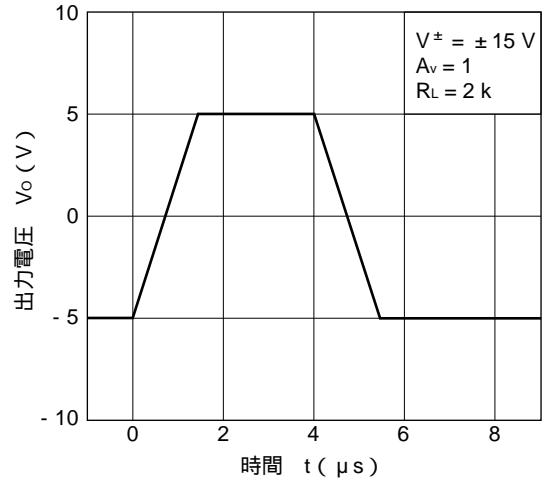
$I_{CC} - V^\pm$ 特性



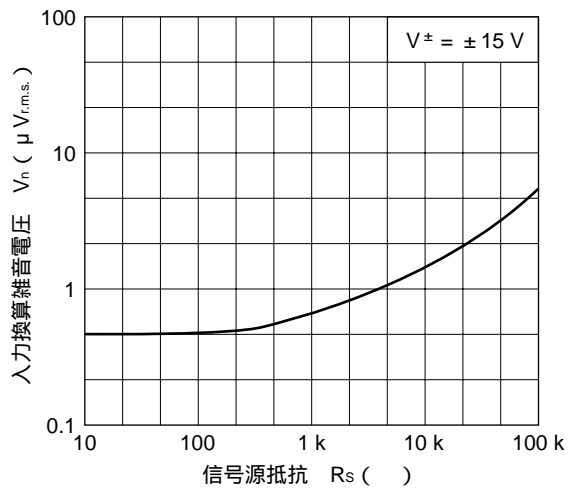
$V_{ICM} - V^\pm$ 特性



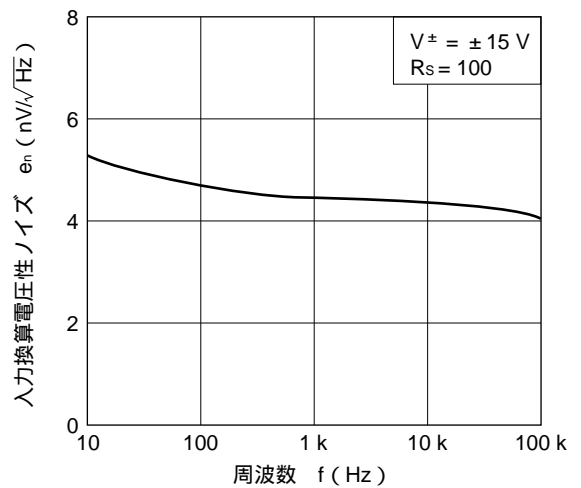
出力応答特性



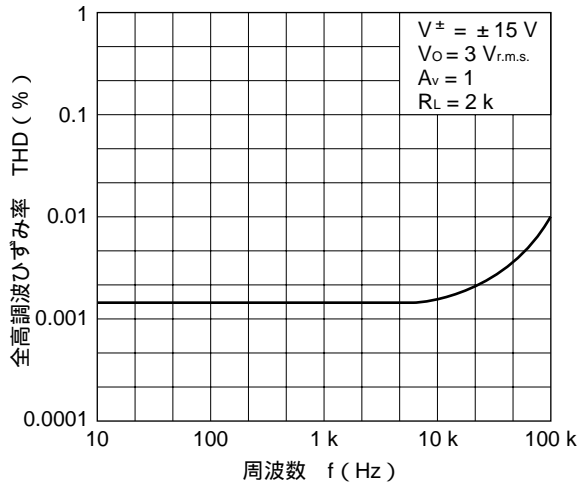
$V_n - R_s$ 特性 (FLAT + JIS A)



$e_n - f$ 特性



THD - f 特性

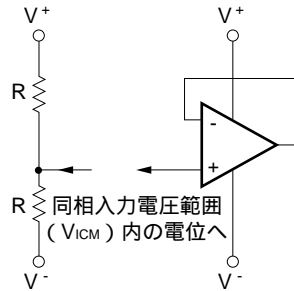


使用上の注意事項

未使用回路の処理

使用しない回路がある場合は次のように接続することをお勧めします。

未使用回路処理例



備考 この例では、V⁺とV⁻の中間電圧を印加しています。

使用電源（両電源 / 単電源）について

オペアンプはV⁺ - V⁻間に所定の電圧が印加されていれば動作します。したがって単電源 (V⁻ = GND) でも動作しますがGND近辺の入力，出力の動作ができませんので，同相入力電圧範囲，最大出力電圧に注意して使用してください。

入力端子電圧，出力端子電圧の定格について

入力端子，出力端子の電圧が絶対最大定格を越えた場合には，IC内部の寄生ダイオードが導通し，特性劣化や破壊にいたる場合があります。なお，入力端子がV⁻より低くなる，もしくは出力端子が電源電圧を越える可能性がある場合には，順方向電圧の小さいダイオード（ショットキー・ダイオードなど）でクランプ回路を設け保護することを推奨します。

同相入力電圧範囲について

電源電圧が電気的特性の条件と異なる場合の同相入力電圧範囲は次の範囲となります。

$$V_{ICM} \text{ (TYP.)} : V^- + 1 \sim V^+ - 1 \text{ (V)} \quad (T_A = 25 \text{ } ^\circ\text{C})$$

なお，設計にあたっては特性バラツキ，温度特性などを考慮し，余裕をもって使用してください。

最大出力電圧について

電源電圧が電気的特性の条件と異なる場合の最大出力電圧のTYP.値は次の範囲となります。

$$V_{om+} \text{ (TYP.)} : V^+ - 1.6 \text{ (V)} \quad (T_A = 25 \text{ } ^\circ\text{C}), \quad V_{om-} \text{ (TYP.)} : V^- + 1.6 \text{ (V)} \quad (T_A = 25 \text{ } ^\circ\text{C})$$

なお，設計にあたっては特性バラツキ，温度特性などを考慮し，余裕をもって使用してください。

また，出力電流が大きくなると，出力電圧範囲 (V_{om+} - V_{om-}) は狭くなりますので，注意してください。

ICの取り扱いについて

基板のソリや曲がりなどによりICに応力が加わると，圧電（ピエゾ）効果により特性が変動します。基板のソリや曲がりに注意してください。

代表的オペアンプの主特性一覧表

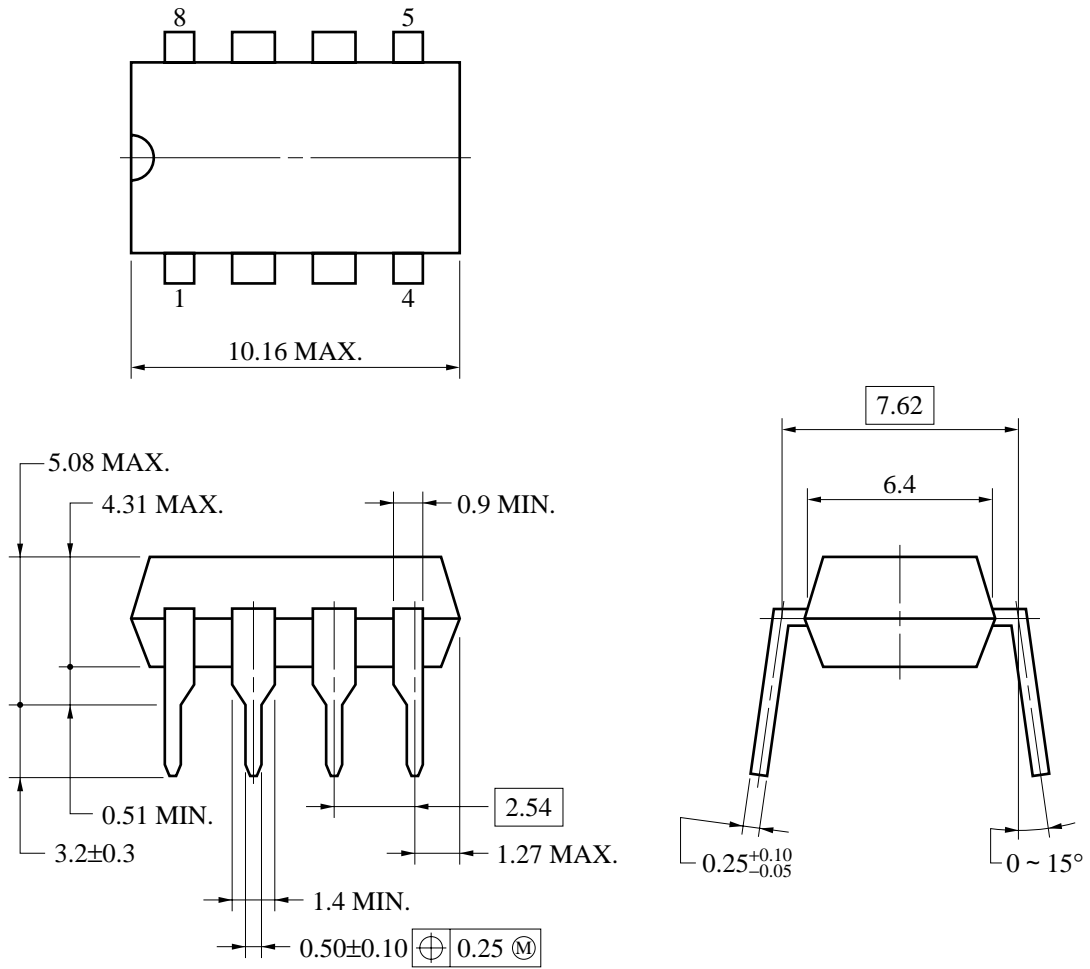
分類	品名		電源電圧 (推奨値)	回路電流 I _{CC} (mA) MAX.	標準スルーレート SR (V/μs) TYP.	入力オフセット電圧 V _{IO} (mV) MAX.
	通工用	一般用				
低ノイズ	μ PC258	μ PC4558	±4 ~ ±16	5.6	1	±6
	μ PC458	μ PC4741	±4 ~ ±16	7	1	±5
	μ PC259	μ PC4560	±4 ~ ±16	5.6	2.8	±6
		μ PC4570	±4 ~ ±16	8	7	±5
		μ PC4572	±2 ~ ±7	7	7	±5
		μ PC4574	±4 ~ ±16	12	6	±5
単電源	μ PC1251	μ PC358	+3 ~ +30	1.2	0.3	±7
	μ PC451	μ PC324	+3 ~ +30	2	0.3	±7
	μ PC452	μ PC3403	+3 ~ +32	7	0.8	±7
	μ PC842	μ PC4742	+3 ~ +32	5.5	7	±5
	μ PC844	μ PC4744	+3 ~ +32	11	7	±6
J-FET 入力	μ PC801	μ PC4081	±5 ~ ±16	2.8	13	±15
	μ PC803	μ PC4082	±5 ~ ±16	5.6	13	±15
	μ PC804	μ PC4084	±5 ~ ±16	11.2	13	±15
	μ PC821	μ PC4071	±5 ~ ±16	2.7	13	±10
	μ PC822	μ PC4072	±5 ~ ±16	5	13	±10
	μ PC824	μ PC4074	±5 ~ ±16	10	13	±10
	μ PC831	μ PC4061	±2 ~ ±16	0.25	3	±10
	μ PC832	μ PC4062	±2 ~ ±16	0.5	3	±10
	μ PC834	μ PC4064	±2 ~ ±16	1	3	±10
	μ PC811	μ PC4091	±5 ~ ±16	3.4	15	±2.5
	μ PC812	μ PC4092	±5 ~ ±16	6.8	15	±3
	μ PC813	μ PC4093	±5 ~ ±16	3.4	25	±2.5
	μ PC814	μ PC4094	±5 ~ ±16	6.8	25	±3
	高精度	μ PC815		±3 ~ ±20	4.6	1.6
μ PC816			±3 ~ ±20	4.6	7.6	±0.06
マイクロパワー	μ PC802	μ PC4250	±1 ~ ±16	0.1 (可変)	~1	±6

注意 1. 表中の値は比較する際の参考データとしてお考えください。なお、品種ごとの詳細な特性については個別のデータ・シートを参照してください。

2. オペアンプの選定法の詳細はインフォメーション資料「オペアンプ，コンパレータの選択法」(G10617J)を参照してください。

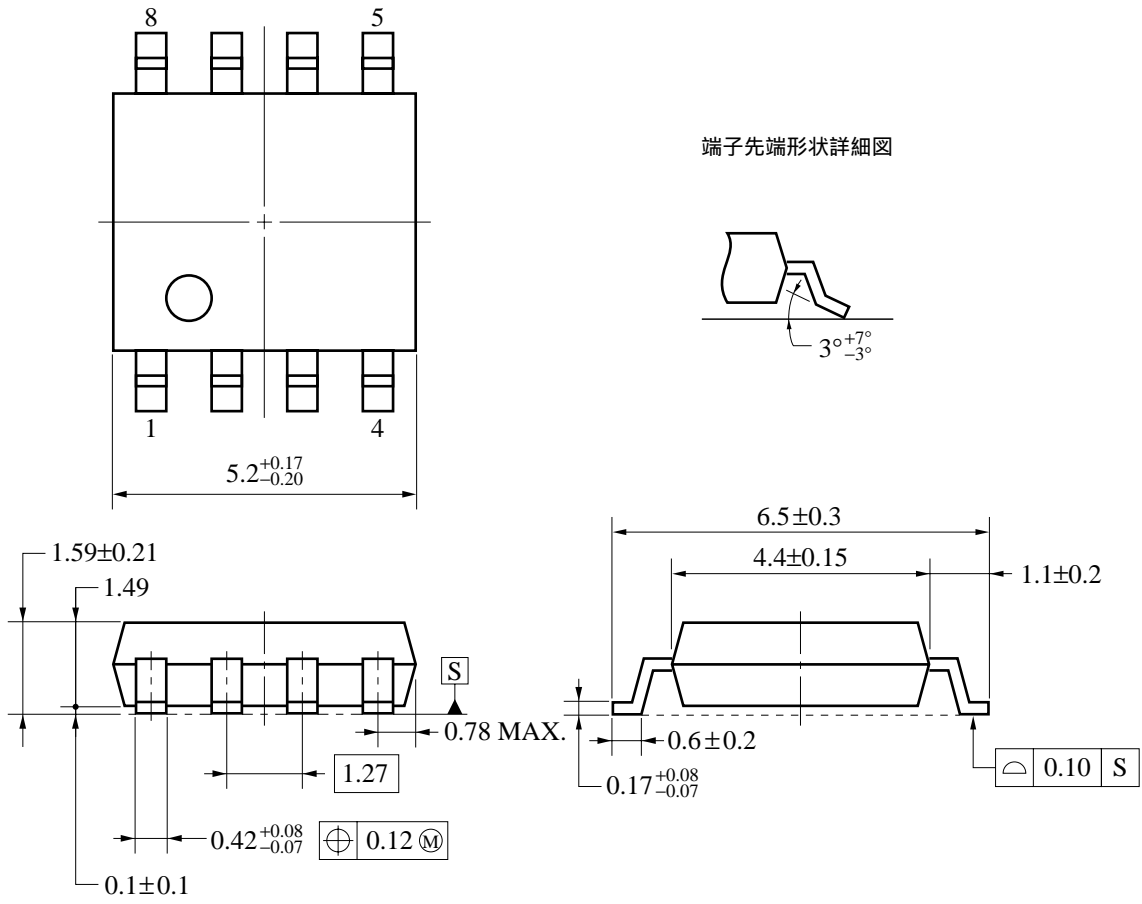
外形図

8ピン・プラスチック DIP (7.62 mm (300)) 外形図 (単位 : mm)



P8C-100-300B, C-2

8ピン・プラスチック SOP (5.72 mm (225)) 外形図 (単位: mm)



S8GM-50-225B-6

半田付け推奨条件

この製品の半田付け実装は、次の推奨条件で実施してください。

なお、推奨条件以外の半田付け方式および半田付け条件については、当社販売員にご相談ください。

半田付け推奨条件の技術的内容については下記を参照してください。

「半導体デバイス実装マニュアル」 (<http://www.necel.com/pkg/ja/jissou/index.html>)

表面実装タイプの半田付け推奨条件

μPC4570G2, 4570G2 (5) : 8ピン・プラスチックSOP (5.72 mm (225))

半田付け方式	半田付け条件	推奨条件記号
赤外線リフロ	パッケージ・ピーク温度：235，時間：30秒以内 (210 以上)，回数：3回	IR35 - 00 - 3
VPS	パッケージ・ピーク温度：215，時間：40秒以内 (200 以上)，回数：3回	VP15 - 00 - 3
ウエーブ・ソルダリング	半田槽温度：260 以下，時間：10秒以内，回数：1回， 予備加熱温度：120 MAX. (パッケージ表面温度)	WS60 - 00 - 1
端子部分加熱	端子温度：350 以下，時間：3秒以内 (デバイスの一辺当たり)	P350

注意 半田付け方式の併用はお避けください (ただし、端子部分加熱方式は除く)。

挿入タイプの半田付け推奨条件

μPC4570C, 4570C (5) : 8ピン・プラスチックDIP (7.62 mm (300))

半田付け方式	半田付け条件
ウエーブ・ソルダリング (端子のみ)	半田槽温度：260 以下，時間：10秒以内
端子部分加熱	端子温度：300 以下，時間：3秒以内 (1端子当たり)

注意 ウエーブ・ソルダリングは端子のみとし、噴流半田が直接本体に接触しないようご注意ください。

参考資料

オペアンプの用語と特性	G10147J
オペアンプ，コンパレータの選択法	G10617J
オペアンプ・コンパレータQ&A集	G12219J
+5V動作オペアンプの使い方	G13689J
高精度オペアンプの使い方	G13412J
NEC半導体デバイスの品質水準	C11531J
半導体デバイス実装マニュアル	http://www.necel.com/pkg/ja/jissou/index.html
半導体品質 / 信頼性ハンドブック	C12769J
半導体総合セレクションガイド	X10678J
NEC半導体デバイスの信頼性品質管理 IC編	C10983J

- 本資料に記載されている内容は2007年12月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。また、当社製品は耐放射線設計については行っていません。当社製品をお客様の機器にご使用の際には、当社製品の不具合の結果として、生命、身体および財産に対する損害や社会的損害を生じさせないよう、お客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E0710J

【発行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

お問い合わせ先

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係、技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00、午後 1:00～5:00)

電話：044-435-9494

E-mail：info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか、NECエレクトロニクスの販売特約店へお申し付けください。